Handbuch zum Simulator

für den Mikrocontroller PIC16F84

von

Gabriel Balzer und Michaela Fleig

am

22. Juni 2020

Inhaltsverzeichnis

[1. Was ist der PIC-Simulator? 3](#_Toc44181813)

[2. Grundkonzept der Realisierung 4](#_Toc44181814)

[3. Flags 5](#_Toc44181815)

[Theorie Flags 5](#_Toc44181816)

[Praxis Flags 5](#_Toc44181817)

[4. Befehle 6](#_Toc44181818)

[Theorie Byte-orientierte Operationen 6](#_Toc44181819)

[Praxis Byte-orientierte Operationen 6](#_Toc44181820)

[Theorie Bit-orientierte Operationen 7](#_Toc44181821)

[Praxis Bit-orientierte Operationen 7](#_Toc44181822)

[Theorie Literal- und Kontroll-Operationen 8](#_Toc44181823)

[Praxis Literal- und Kontroll-Operationen 8](#_Toc44181824)

[5. I/O-Ports 10](#_Toc44181825)

[Theorie I/O-Ports 10](#_Toc44181826)

[Praxis I/O-Ports 10](#_Toc44181827)

[6. Stack 11](#_Toc44181828)

[Theorie Stack 11](#_Toc44181829)

[Praxis Stack 11](#_Toc44181830)

[7. Interrupt 13](#_Toc44181831)

[Theorie Interrupt 13](#_Toc44181832)

[Praxis Interrupt 13](#_Toc44181833)

[8. Fazit 14](#_Toc44181834)

[9. Anhang 15](#_Toc44181835)

[Beispiel Jira 15](#_Toc44181836)

[Link zum GitHub-Projekt 15](#_Toc44181837)

[Flussdiagramm „DECF“ 15](#_Toc44181838)

[Flussdiagramm „BTFSS“ 16](#_Toc44181839)

[Flussdiagramm „CALL“ 16](#_Toc44181840)

[Datenblatt PIC16F84 16](#_Toc44181841)

# Was ist der PIC-Simulator?

Ein Simulator ist ein möglichst realitätsnahes Nachbilden von Geschehen der Wirklichkeit. Um Kosten zu reduzieren und Tests zu vereinfachen, werden häufig Problemkreise von der Realität gelöst und in Teilen oder im Gesamten abstrakt in ein Modell überführt, an welchem zielgerichtet experimentiert wird. Die Resultate werden anschließend wieder auf das reale Problem übertragen.

Der PIC-Simulator hat die Aufgabe, Implementierungen in Form von Dateien zu testen und auf seiner Oberfläche auszugeben. Hierbei sollen Teile der Hard- und Software des PIC16F84-Mikrocontrollers realisiert werden, um die Anforderungen der Programme zu erfüllen.

Der PIC-Simulator soll eine einfache Benutzeroberfläche besitzen, die es dem Tester ermöglicht, auf einfache Weise die Programme zu laden und schrittweise oder im Gesamten durchzuführen. Auch eine Ausgabe von verschiedenen Bereichen der Soft- und Hardware sollen möglich sein. Hierzu zählen beispielsweise die Quarzfrequenz und die TRIS-Register A und B.

# Grundkonzept der Realisierung

Zunächst muss die Umsetzung des Simulators für den PIC16F84 Mikrocontroller strukturiert angegangen werden. Für die Planung und Aufgabenzuweisung im Zweierteam wird das webbasierte Projekt-Tool „Jira“ von Atlassian verwendet. Ein Ausschnitt aus dem Tool befindet sich im Anhang „Beispiel Jira“ auf Seite 15. Die Programmiersprache, in der der Simulator geschrieben werden soll, ist das objektorientierte C# von Microsoft, mit WPF-Erweiterung. Dadurch soll die Implementierung von Quellcode sowie die Erstellung und Strukturierung der Benutzeroberfläche vereinfacht über XAML-basierten Code zu realisieren sein. Zusätzlich wurde das Framework „MahApps.Metro“ zur Erstellung der WPF-basierten Oberfläche verwendet. Zur Versionsverwaltung wurde GitHub von Microsoft verwendet. Dadurch lässt sich in kurzer Zeit ein Repository anlegen, Quellcode kann schnell hochgeladen werden, ein Sprung zwischen den Versionen ist immer möglich. Der Link zum Projekt befindet sich im Anhang „Link zum GitHub“ auf Seite 15.

Einige Test-Implementierungen und viele Diagramme helfen, das Konzept zur Umsetzung von Teilbereichen modular aufzubauen. Nachfolgend soll anhand einiger Beispiele das Konzept und seine Umsetzung im Quellcode des Simulators aufgezeigt werden. Abbildung 1 zeigt das Konzept der Benutzeroberfläche.

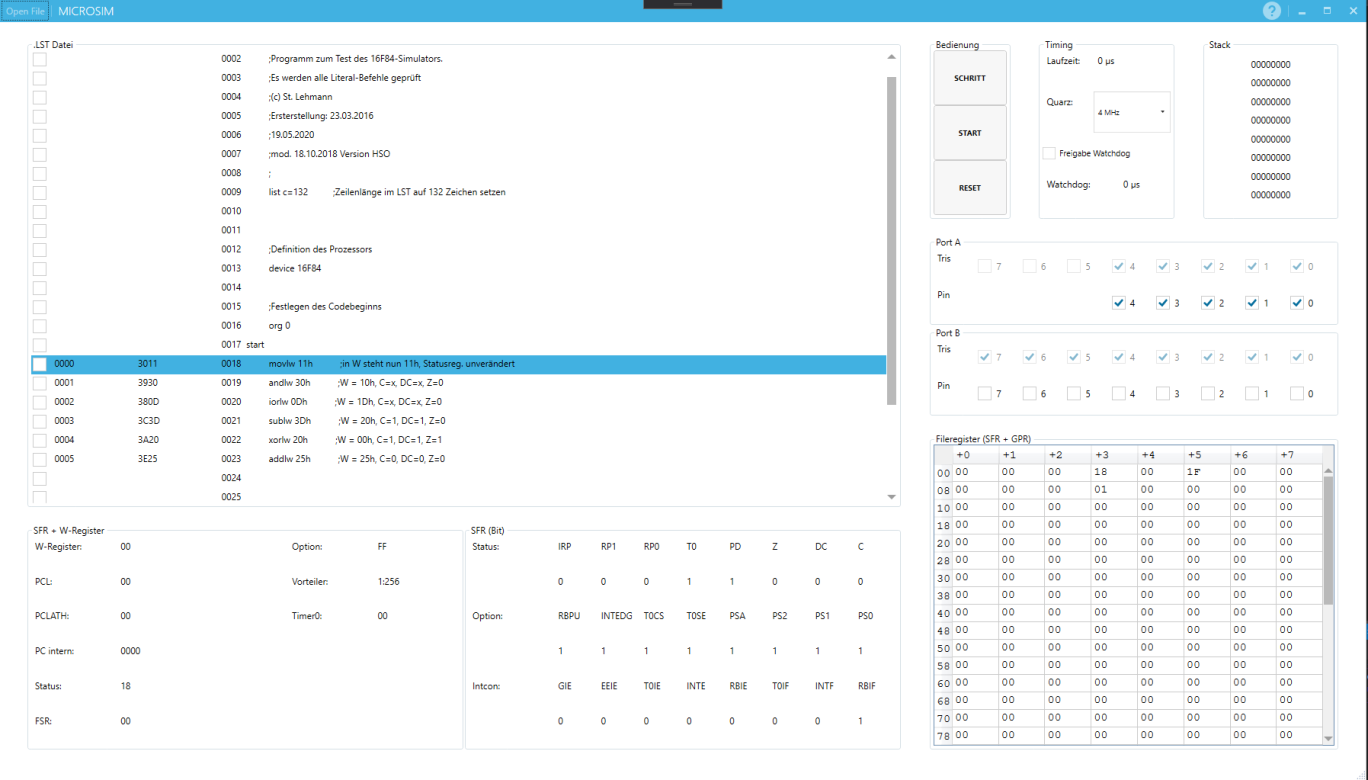


Abbildung 1: Konzept der Benutzeroberfläche des Simulators.

# Flags

Es existieren im PIC-Mikrocontroller drei wichtige Flags, die in Abhängigkeit des Ergebnisses einer Operation gesetzt oder zurückgesetzt werden können. Anhand ihrer Status werden im Programmverlauf Entscheidungen getroffen.

## Theorie Flags

Das Setzen der Flags soll beispielhaft anhand des Befehls „CLRF“ (Clear f) gezeigt werden. Hier wird das Zero-Flag (Z-Flag) gesetzt, wenn das Ergebnis der Operation 0 ist.

## Praxis Flags

Mit dem Befehl „CLRF“ wird der Wert des übergebenen Parameters „f“ in eine Variable geschrieben (Abbildung 2, Zeile 523) und in die Register an die Stelle „f“ geschrieben (Zeile 525). Da der Wert von „f“ 0 wird, wird das Z-Flag gesetzt (Zeile 526).

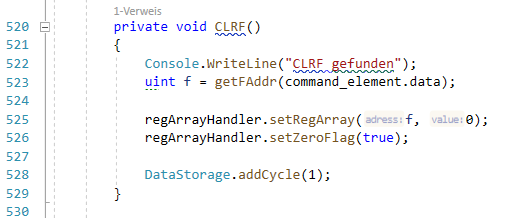


Abbildung 2: Der Befehl „CLRF“.

# Befehle

Das sogenannte Instruction Set des PIC beschreibt Operanden, die vom Mikrocontroller über 14-bit Opcodes erkannt werden. Dabei werden nicht nur der Operand, sondern auch die Operatoren mit übergegeben. Hierbei muss in drei Gruppen unterteilt werden: Byte-orientierte Dateiregister-Operationen, Bit-orientierte Dateiregister-Operationen und Literal- und Kontrolloperationen.

## Theorie Byte-orientierte Operationen

Der Befehl „DECF“ dekrementiert den übergebenen Parameter „f“. Dem Handbuch sind die Grenzwerte von „f“ zu entnehmen. Auch die Operation, die bei Aufruf dieses Befehls durchgeführt wird, ist dort hinterlegt. Der Parameter „f“ wird um einen Wert dekrementiert und in den weiteren, übergebenen Parameter „d“ kopiert, wenn das Ergebnis ungleich 0 ist. Nimmt „d“ jedoch den Wert 0 an, muss das Ergebnis der Operation in das W-Register geschrieben werden und das Z-Flag wird gesetzt.

Die Operation benötigt nur einen Zyklus zur Erfüllung ihrer Aufgabe. Das dazu erstellte Flussdiagramm befindet sich im Anhang Flussdiagramm „DECF“ auf Seite 15.

## Praxis Byte-orientierte Operationen

Der Operator wird zunächst über seine Maske, die im Datenblatt zu finden ist, über einen Switch-Case versucht zu finden, wie in Abbildung 3 in einem Ausschnitt für den Befehl „DECF“ dargestellt ist. Wenn er an der aktuellen Stelle des Programmzählers gefunden ist, wird dieser Befehl wie nachfolgend beschrieben ausgeführt.

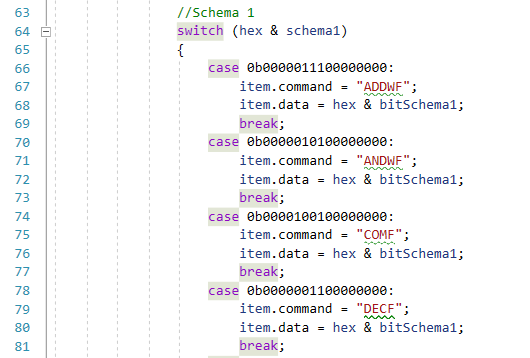


Abbildung 3: Der Befehl „DECF“ wird über sein Encoding-Wert im Switch-Case erkannt.

Wie in der Theorie beschrieben, wird der Operator zunächst auf seine Grenzen geprüft (Abbildung 4Abbildung 3, Zeile 572). Der übergebene Parameter „f“ wird in einer Variablen zwischengespeichert (Zeile 574) und die eigentliche Operation des Befehls wird durchgeführt (Zeile 575).

Es wird geprüft, welchen Wert das Ergebnis annimmt und je nach wird das Z-Flag gesetzt (Zeile 578) und der Wert in das W-Register (Zeile 593) oder an die Speicherstelle von „f“ geschrieben (Zeile 597). Auch der Zyklus wird um eins erhöht (Zeile 599).



Abbildung 4: Der Befehl „DECF“.

## Theorie Bit-orientierte Operationen

Der Befehl „BTFSS“ (Bit test f, skip if set) führt abhängig von den beiden übergebenen Parametern „f“ und „b“ den nächsten oder den übernächsten Befehl aus. Hierbei wird das Bit „b“ im Register „f“ betrachtet. Wenn das Bit gesetzt ist, wird der nächste Befehl im Programmverlauf übersprungen, wenn es nicht gesetzt ist, wird der nächste folgende Befehl ausgeführt und der darauffolgende Befehl übersprungen. Die Operation ist mit einer If-Bedingung von höheren Programmiersprachen vergleichbar.

Im Anhang befindet sich ein Flussdiagramm zum Befehl: Flussdiagramm „BTFSS“ 16.

## Praxis Bit-orientierte Operationen

In der Realisierung wird zunächst der Operator, wie im vorherigen Praxis-Beispiel beschrieben, der Operator über einen Switch-Case-Operator gesucht. Dann wird das Bit „b“ aus dem übergebenen Register „f“ ausmaskiert (Abbildung 5, Zeile 1003, 1004).

Zum Überprüfen, ob das Bit in „f“ den Wert von „b“ hat, werden die beiden Werte binär verundet (Zeile 1008) und auf ihren Wert geprüft. Wenn b nicht gesetzt ist, wird nichts unternommen (Zeile 1010, 1011). Wenn b gesetzt ist, wird der Programmzähler um einen Wert erhöht und ein „nop“ wird ausgeführt (Zeile 1017, 1018). Ein „nop“ ist ein leerer Befehl.

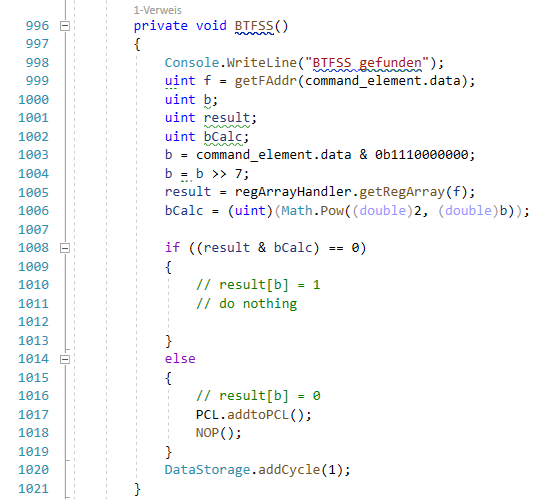


Abbildung 5: Der Befehl „BTFSS“.

## Theorie Literal- und Kontroll-Operationen

Der Befehl „CALL“ ruft eine Unterroutine auf, die an einer anderen Stelle als im fortfolgenden Programmzähler steht. Dabei wird zunächst der Operator über seinen Opcode erkannt. Der übergebene Parameter „k“ wird auf seine Grenzwerte überprüft.

Der Programmzähler wird um einen Wert erhöht und auf den Stack kopiert (push). Die die übergebene Adresse „k“ wird in den unteren Teil des Programmzählers an Stelle 0 bis 10 kopiert. Die oberen Bits des Programmzählers werden durch die Bit-Werte an Stelle 3 und 4 des PCLATH-Registers bestimmt.

Im Anhang befindet sich ein Flussdiagramm zum Befehl: Flussdiagramm „CALL“ 16

## Praxis Literal- und Kontroll-Operationen

Der Befehl wird wie in den Byte-orientierten Operationen über einen Switch-Case-Operator gesucht. Bei Auftreten wird der Befehl wie folgt ausgeführt.



Abbildung 6: Der Befehl „CALL“.

Zunächst wird der Parameter „k“ auf seine Grenzwerte geprüft (Abbildung 6, Zeile 377). Wenn er innerhalb der Grenzen liegt, wird der aktuelle Programmzähler auf den Stack kopiert (Zeile 380). Die beiden Bits an der Stelle 3 und 4 des PCLATH-Registers werden ausmaskiert und getrennt gespeichert (Zeile 382, 383). Anschließend werden die getrennten Bit-Werte entsprechend ihrer späteren Wertigkeit in die Variable „pclath“ geshifted (Zeile 385-389).

Der Programmzähler wird nun auf einen Wert geringer als den ausgerechneten „pclath“-Wert gesetzt. Dies ist der Implementierung geschuldet, da die Routine, die den nächsten Befehl in der geladenen Datei sucht, stets den Programmzähler um einen Wert erhöht. Dadurch wird am neuen Wert „pclath“ als Programmzähler gestartet.

# I/O-Ports

Das TRIS-Register existiert für jeweils Port A und B. Es wird als Richtungsregister verwendet, das die Werte der jeweiligen Bits an seinen Ausgabetreiber meldet. Damit können Port A und B als Eingangs- oder Ausgangsregister geschalten werden. Port A und B enthalten jeweils Interrupts, die durch Setzen der Bits als Eingang verwendet werden können.

## Theorie I/O-Ports

Das TRIS-Register bestimmt für die Werte, die für Port A oder B eingestellt werden, ob sie Eingang oder Ausgang darstellen. Die Port-Register können bit- oder byteweise geschrieben und gelesen werden. Diese Werte werden von einer Funktion zyklisch überprüft und auf der Benutzeroberfläche ausgegeben.

## Praxis I/O-Ports

Über die Methode „UpdatePin“, die zur Benutzeroberflächensteuerung gehört, werden, wie in Abbildung 7 dargestellt, die aktuellen Werte der TRISA-, TRISB-, PORTA – und PORTB- Register ausgelesen und entsprechend auf der Benutzeroberfläche als Wert einer Checkbox angezeigt.

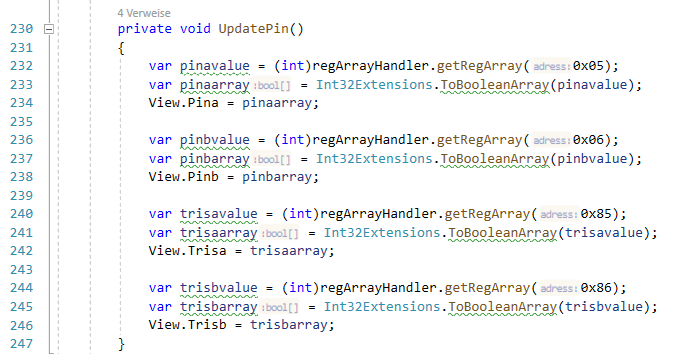


Abbildung 7: Die Methode „UpdatePin“.

Diese Werte werden rechts auf der Benutzeroberfläche angezeigt, dieser Ausschnitt ist in Abbildung 8 abgebildet.

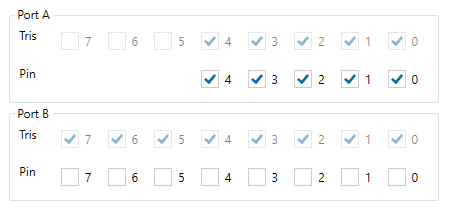


Abbildung 8: Anzeige von Port A und B auf der Benutzeroberfläche.

# Stack

Der Stack kann als Erinnerungsspeicher des Mikrocontrollers angesehen werden. Hier werden alle Daten und Werte gespeichert, die gerade nicht benötigt werden, jedoch für eine spätere Weiterbearbeitung notwendig sind. Beispielsweise beim Aufruf einer Subroutine (CALL, RETFIE, RETURN, etc.) oder beim Aufruf eines Interrupts.

## Theorie Stack

Der Stack ist ein acht Werte tiefer Hardware-Stack für den Programmzähler. Dieser wird vom Simulator jedoch über die Software realisiert. Der Stackpointer kann keinesfalls von außen geschrieben oder gelesen werden. Es ist nur über zwei Funktionen möglich, die Werte aus dem Stack zu lesen oder zu schreiben. Wenn ein Wert geschrieben wird (push), zeigt der Stackpointer auf diesen neuen Wert. Wenn aus dem Stack gelesen wird, wird dieser gelesene Wert gelöscht (pop), der Stackpointer zeigt dann auf den Wert, der nun der zuletzt geschrieben wurde.

## Praxis Stack

Der Stack wird über die Methode „SetValueToStck“ wird ein Parameter übergeben, der auf den Stack an der nächsten freien Stelle (Abbildung 9, Zeile 37) kopiert wird und der Stackpointer auf den neu beschriebenen Wert gesetzt (Zeile 40).

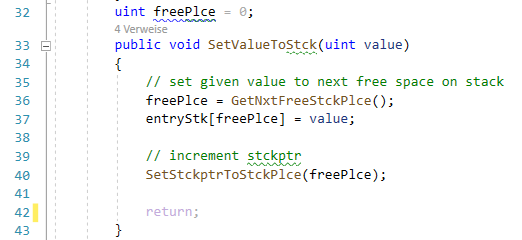


Abbildung 9: Die Methode schreibt einen übergebenen Wert auf den Stack.

Der Stack wird über die Methode „GetValueFromStck“ ausgelesen. Dabei wird der Wert am aktuellen Stackpointer (Abbildung 10, Zeile 48) gelesen, dieser Platz wird auf einen initialen Wert 0 (Zeile 50) und der Stackpointer um einen Wert dekrementiert (Zeile 56) falls er größer als 0 ist. Da der Stack als Ringregister angesehen wird, wird der Stackpointer an der Stelle 0 zu 7, dem nächsten Wert.

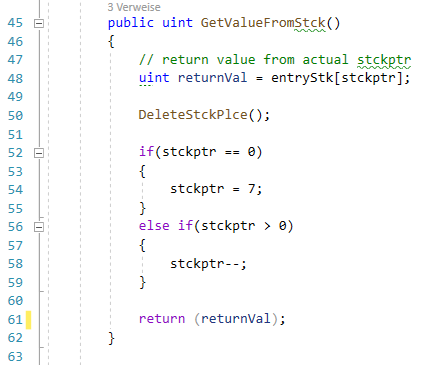


Abbildung 10: Die Methode liest einen Wert aus dem Stack und gibt diesen zurück.

# Interrupt

Ein Interrupt ist eine zeitlich nicht vorhersagbare Programmunterbrechung. Beim PIC16F84 sind keine verschachtelten und keine priorisierten Interrupts möglich. Jede Interrupt-Quelle besitzt ein eigenes Interrupt-Enable-Bit und ein Flag. Exemplarisch für das Erkennen und Behandeln von Interrupts soll nachfolgend der Timer0-Interrupt beschrieben werden.

## Theorie Interrupt

Wenn jeweils das Global Interrupt Enable Bit (GIE) im INTCON-Register, das Timer0 Overflow Interrupt Enable Bit (T0IE) und das Timer0 Overflow Interrupt Flag Bit (T0IF) gesetzt sind, wird ein Interrupt des Timer0 erkannt. Daraufhin soll der aktuelle Programmzähler auf den Stack kopiert und den Programmzähler auf die Interrupt-Einsprungadresse 0x04 gesetzt werden.

Das GIE wird im INTCON-Register gelöscht, bevor die Interrupt-Routine ausgeführt wird. So sind keine verschachtelten Interrupt möglich.

## Praxis Interrupt

Im Simulator wird zu Beginn der Command-Handler-Funktion die Methode „checkInterrupt“ aufgerufen. Diese überprüft zunächst, ob das GIE im INTCON-Register gesetzt wurde (Abbildung 11, Zeile 15). Anschließend wird für Timer0 das T0IE und T0IF überprüft (Zeile 18). Wenn diese beiden auch gesetzt sind, wird der Programmzähler auf den Stack kopiert (Zeile 20), implementierungsabhängig wird der Programmzähler auf 0x03 gesetzt (Zeile 21) und das GIE wird gelöscht (Zeile 22).

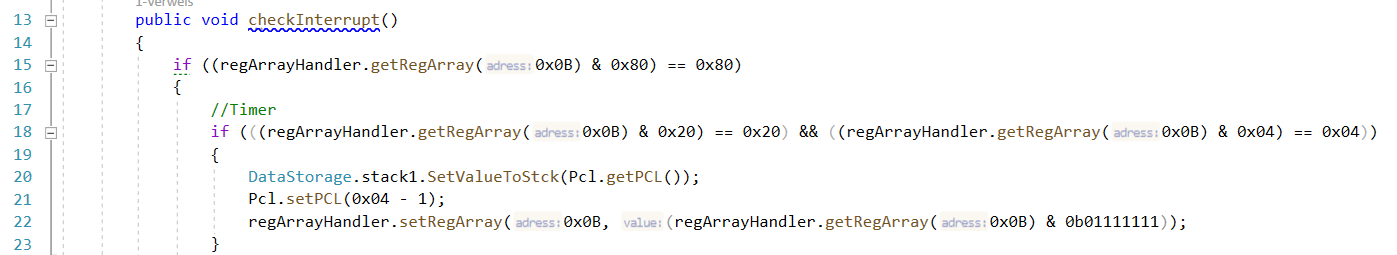


Abbildung 11: Die Methode “checkInterrupt“ überprüft, ob und welches Bit gesetzt wurde im INTCON-Register.

# Fazit

Zusammenfassend kann gesagt werden, dass die realisierte Simulationsanwendung erfolgreich umgesetzt werden konnte. Implementierungsabhängige Gegebenheiten wurden mit einem Workaround umgangen.

Mit dieser Programmierarbeit sollte ein möglichst realitätsnahes Nachbilden der realen Funktionalitäten des PIC16F84 realisiert werden. Durch die intensive Beschäftigung mit dem Datenblatt des PIC16F84 konnten viele Teile in der Software implementiert werden. Die einfach aufgebaute Oberfläche stellt wichtige Register und Funktionen dar, die für den Benutzer während der Ausführung der Programme von Nutzen sind.

Die zentralen Implementierungen wurden exemplarisch in diesem Dokument aufgezeigt. Die Theorie aus dem Datenblatt wurde mittels Diagramme in Quellcode der verwendeten Programmiersprache übertragen. Es wurde erkannt, dass Pair-Programming, zu zweit programmieren, den Programmierstil fördert und zeitgleich ein Wissensaustausch stattfindet, der beide Partner bereichert. Es wurden auch einige neue Methoden zur Erstellung einer Benutzeroberfläche und dem Aufbau eines Programms kennengelernt. Den Aufbau des Programms in einem stabilen Konzept zur Gesamtarchitektur zu Beginn des Projektes festzuhalten gehört ebenfalls zu den persönlich gewonnenen Erkenntnissen. Dieses Projekt in einer Gruppe zu realisieren hält nicht nur von unnötigem Aufwand und Ausschweifungen ab, auch das Zeitmanagement und der Arbeitsaufwand wurden fair aufgeteilt.

Während des Entwicklungsprozesses sind nach Implementationen von neuen Befehlen regelmäßig Fehler aufgetaucht. In solch einem Fall musste immer händisch geprüft werden welcher Befehl oder Code-Teil diesen Fehler hervorruft. In Zukunft wäre es sinnvoll neue Implementationen direkt mit einem dazugehörigen Unit-Test zu versehen. Mit diesem Vorgehen kann die Anwendung sich selbst testen und es ist für den Programmierer wesentlich leichter den Fehler zu finden.

Die Programmierung eines Simulators bietet die Möglichkeit, die eigenen Programmier- und Hardware-Kenntnisse zu vertiefen. Anhand dieses Projekts konnte durch ein intensiveres Auseinandersetzen mit der Dokumentation des Mikrocontrollers ein besseres Verständnis für die PIC-Programmierung und –Möglichkeiten erworben werden.

Die vorliegende Programmierarbeit stellt grundlegende Funktionalitäten dar, die der Mikrocontroller bietet. Auf dieser Basis können weitere Implementierungen zur Funktionalität des Simulators wie auch zur benutzerfreundlichen Bedienung hinzugefügt werden.

# Anhang

## Beispiel Jira

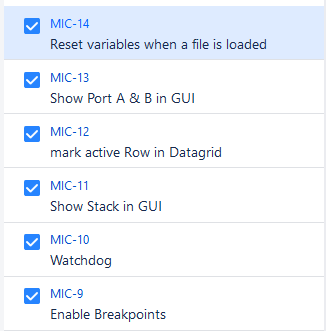


Abbildung 12: Ausschnitt aus der Aufgabenverwaltungs-Anwendung „Jira“

## Link zum GitHub-Projekt

Das Projekt befindet sich auf GitHub und ist unter folgendem Link abrufbar: <https://github.com/GabrielBalzer/microsim> (Stand: 26.06.2020)

## Flussdiagramm „DECF“

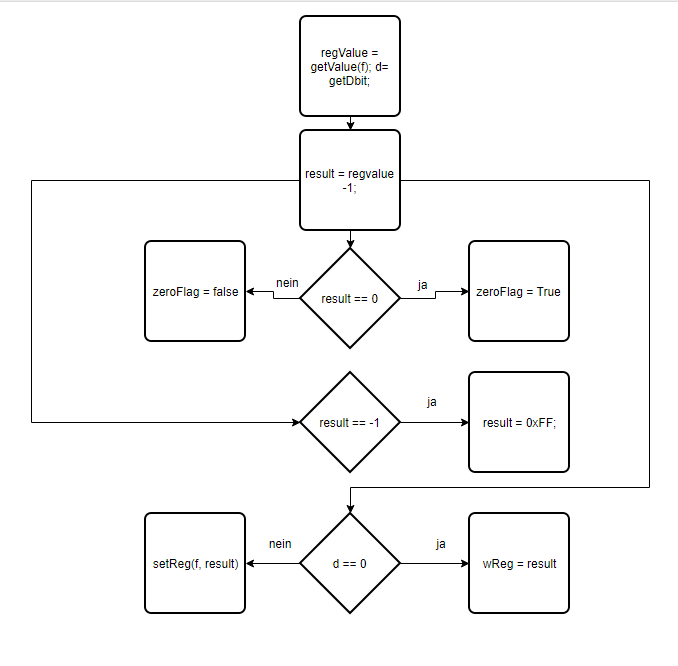


Abbildung 13: Flussdiagramm zum Befehl „DECF“

## Flussdiagramm „BTFSS“

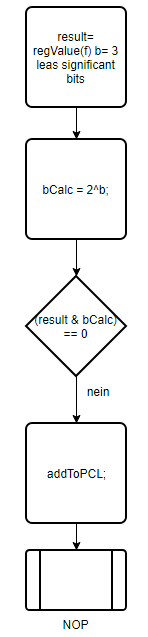


Abbildung 14: Flussdiagramm zum Befehl „BTFSS“

## Flussdiagramm „CALL“

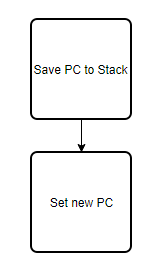


Abbildung 15: Flussdiagramm zum Befehl „CALL“

## Datenblatt PIC16F84

Ein Simulator ist ein möglichst realitätsnahes Nachbilden von Geschehen der Wirklichkeit. Um Kosten zu reduzieren und Tests zu vereinfachen, werden häufig Problemkreise von der Realität gelöst und in Teilen oder im Gesamten abstrakt in ein Modell überführt, an welchem zielgerichtet experimentiert wird. Die Resultate werden anschließend wieder auf das reale Problem übertragen.

Der PIC-Simulator hat die Aufgabe, Implementierungen in Form von Dateien zu testen und auf seiner Oberfläche auszugeben. Hierbei sollen Teile der Hard- und Software des PIC16F84-Mikrocontrollers realisiert werden, um die Anforderungen der Programme zu erfüllen.

Der PIC-Simulator soll eine einfache Benutzeroberfläche besitzen, die es dem Tester ermöglicht, auf einfache Weise die Programme zu laden und schrittweise oder im Gesamten durchzuführen. Auch eine Ausgabe von verschiedenen Bereichen der Soft- und Hardware sollen möglich sein. Hierzu zählen beispielsweise die Quarzfrequenz und die TRIS-Register A und B.